

DATOS PERSONALES

Apellido: **MASCIETTI**

Nombres: **NORMA LUZ**

Email: **nmascietti@gmail.com**

ESTUDIOS CURSADOS

Universitarios

1980 a 1988 Universidad Tecnológica Nacional - F.R.C.

Título: **“Ingeniero en Electrónica”**

1981 a 1982 primero y segundo año cursado de Licenciatura en Física en el Instituto de Matemática

Astronomía y Física de la U.N.C.

POSTGRADO

Cursado maestría en Docencia Universitaria UTNFRC

Título hasta el grado de:

“Especialista en docencia Universitaria”

OTROS CURSOS

E.B.A.I. Escuela Argentino – Brasileña de Informática e Investigación operativa Universidad de Campinas Brasil

Projeto e Construção de bancos de dados.

Introducción a las Arquitecturas Paralelo.

PROYECTO FOMEC 630 Seminario Taller “Evaluación de la calidad. Variables y Descriptores” duración 40 Hs.

“CALIDAD EN LABORATORIOS” Curso de Postgrado dictado por el

Dr. Carlos Martín con examen en la Facultad de Matemática

Astronomía y Física perteneciente a la Universidad Nacional de

Córdoba.

Participante en las 2das Jornadas de actualización tecnológicas

“TECNOLOGÍA PARA LAS COMUNICACIONES”, organizadas por la

U.T.N. F.R.C.

Participante en las PRIMERAS JORNADAS DE BIOELECTRONICA,

organizadas por el Departamento de Ingeniería Electrónica

dependiente de la U.T.N. F.R.C..

Seminario/Taller “LENGUAJES DE DESCRIPCIÓN DE HARDWARE”, organizado por el Departamento de Ingeniería Electrónica dependiente de la U.T.N F.R.C..

ANTECEDENTES EN INVESTIGACION Y DESARROLLOS

Cursando Maestría en docencia universitaria, Aprobado hasta grado de especialista en docencia universitaria.

Colaboradora en la Organización de las JEI 2007 Córdoba (jornadas de jóvenes investigadores) y, jornada de Docentes investigadores 2007 a realizadas entre 1, 2 y 3 de Noviembre.

Codirectora de proyecto de investigación y desarrollo para el diseño de placas de adquisición y procesamiento de señales analógicas para ser utilizadas como plataforma de entrenamiento para el diseño en el laboratorio de Técnicas digitales. Idea proyecto aprobada por la agencia Córdoba ciencia.

Cordinadora e investigadora de la unidad ejecutora del proyecto de investigación aprobado y financiado por la secretaria de ciencia y técnica de la UTN primer año ejecutado. Director categorizado del proyecto Ing. Juan Picco. Diseño y construcción de una placa de desarrollo para la arquitectura DSPIC de Microchip destinada al procesamiento digital de señales de audio y de baja frecuencia. La misma se podrá emplear para adquisición de señales analógicas provenientes de sensores de magnitudes físicas o para el procesamiento de señales de voz o audio.

Es integrante del proyecto de investigación “MICROCONTROLADOR ARM CORTEX EN ENTORNO ECLIPSE PARA DESARROLLO, ENTRENAMIENTO ACADÉMICO Y APLICACIONES DE LABORATORIO” (Código: EIUTNCO0002188), dirigido por el Magister Eduardo Picco del depto. Ing. Electrónica

ANTECEDENTES DOCENTES

ENCARGADA en **El Laboratorio de Técnicas Digitales e Informática** de la Carrera Ingeniería Electrónica U.T.N. F.R.C. 1994 a 1995 por cargo mayor

JEFE del Laboratorio de Técnicas Digitales e Informática de la Carrera Ingeniería Electrónica U.T.N. F.R.C. desde 1995 y en la

actualidad DEDICACION SEMI EXCLUSIVA Por concurso interno
JTP a cargo en la **Cátedra de computación I** de la carrera Ingeniería en Sistemas U.T.N. F.R.C. desde 1991 a 1992 por cambio de plan
JTP a cargo en la **Cátedra de Arquitectura de los computadores** de la carrera Ingeniería en Sistemas U.T.N. F.R.C. 1995 a 1996 por cargo mayor

ADJUNTO en la **Cátedra de Arquitectura de las computadoras** de la carrera Ingeniería en Sistemas U.T.N. F.R.C. desde 1996 y continuando.

JTP Ordinario en uso de licencia por grado superior, Resolución N° 985/04 con fecha 26/08/2004

JTP Ordinario Resolución N° 521 con fecha 25/06/2003 en la Cátedra de Matemática Discreta de la carrera Ingeniería en Sistemas U.T.N. F.R.C.

JTP en la **Cátedra Arquitectura de las Computadoras** de la carrera Ingeniería en Sistemas U.T.N. F.R.C. con fecha de resolución 07/08/2009.

ADJUNTO en la **Cátedra de Matemática discreta** de la carrera Ingeniería en Sistemas U.T.N. F.R.C. 1991 y continuando. Cargo de Interino Otorgado por lograr el grado de adjunto en el concurso 17 del Noviembre de 1998

ACTUACIÓN PROFESIONAL

Mantenimiento de red y equipos informáticos en la empresa Data Center S.A. para Fiat.

Puesta en funcionamiento de Red de Alimentación eléctrica y tratamiento de agua para equipos de Hemodiálisis en Clínicas del interior de Córdoba y Mantenimiento de los mismos en Córdoba capital Clínica Caraffa, Clínica del Chateau, Instituto privado de enfermedades Renales.

Supervisión en la fabricación de protectores por alta y baja tensión de Siderac.S.A.

Trabajos de mantenimiento de software y Hardware en el laboratorio de Técnicas digitales.

Comercio de equipamiento de informática, software e insumos en Galería las Américas

Consejera académica en dos períodos como representante de graduados en el primero y como representante docente por el departamento Sistemas.

Miembro de la Comisión Ejecutiva de la FAGDUT. Función: Secretaria Técnica.

Proyecto para apoyar el desarrollo y categorización de investigadores noveles (JTP) y, asesorar en el armado y presentación de proyectos ante diferentes organismos como la SECIT y AGENCIAS en todas las Regionales de la Universidad Tecnológica Nacional.

Supervisión y dirección de becarios alumnos y docentes para las siguientes tareas

1. **Diseño y montaje del sitio Web del Laboratorio.**
2. **Supervisión del funcionamiento de la Red.**
 - a. **Administración del Servidor de Terminales.**
 - b. **Instalación de un Servidor Proxy.**
3. **Diseño de Sistema para informatizar la Administración del Laboratorio, el inventariado y Mantenimiento de los Equipos informáticos. Dictado de Cursos.**
4. **Selección y evaluación de becarios graduados y estudiantes para desarrollo e investigación**

ACTUACIÓN DOCENTE

Mi trabajo en el Laboratorio me permitió realizar algunos aportes a las Cátedras de Arquitectura de computadores e Informática dando el soporte necesario en las prácticas realizadas en el mismo con el objetivo de producir un aprendizaje significativo y pertinente.

Estos aportes son La Publicación en la Página Web del Laboratorio de un trabajo sobre **El Lenguaje de los Datos en el que se describen los distintos sistemas numéricos y códigos** que son utilizados en la PC en los distintos niveles: Assembler, lenguaje C etc.. **Apunte sobre programación en Lenguaje C**, de mi autoría. Este material se encuentra en: www.frc.utn.edu.ar/tecnicasdigitales.

Además he colaborado junto con todos los jtp de la cátedra con el aporte de ejercicios para la confección de **La guía de trabajos prácticos** que se utiliza en la actualidad para la cátedra Arquitectura de computadores.

Elaboró la nueva Guía de instalación y uso de DOSBOX y DEBUGX para MS Windows, GNU/Linux y Android para la Cátedra de Arquitectura de computadores

Como Jefe del Laboratorio de Técnicas Digitales e Informática del depto. Ing. Electrónica, ha elaborado y llevado a cabo, planes para la mejora continua de los recursos y servicios desarrollo de software y hardware utilizado en el mismo. Los alumnos realizaron sus trabajos de promoción utilizando herramientas de simulación, asistidos por la docente.

La docente hizo gestiones para lograr la incorporación de hardware mediante donaciones, adquisiciones y préstamos:

Plataformas ARM: Raspberry Pi 2, NXP LPC 1769 (M3) y 1115 (M1), Atmel (M3), Freescale M1 y M3, EDU-CIAA (M4).

Otras: ESP8266.

Lógica programable: XESS XULA 200.