

CURRICULUM VITAE PERTENECIENTE A WALTER JOSÉ LANCIONI

1. Datos personales

- 1.1. Apellido: Lancioni
- 1.2. Nombres: Walter José
- 1.3. Nacionalidad: Argentino
- 1.4. Lugar de Nacimiento: Oliva - Pcia. de Córdoba
- 1.5. Fecha de Nacimiento: 29 de Abril de 1959
- 1.6. Estado civil: Casado
- 1.7. e-mail: lancioni@uccor.edu.ar
- 1.8. Domicilio Profesional: Facultad de Ingeniería Universidad Católica de Córdoba
Camino Alta Gracia - Km. 10 ½.

2. Estudios Superiores

- 2.1. **Estudios Universitarios:**
Ingeniero Eléctrico/Electrónico. Otorgado por la Universidad Católica de Córdoba
Córdoba. **Argentina.**
Fecha de Egreso: 21 de Diciembre de 1983.
- 2.2. **Estudio de Post-grado:**
Licenciado en Ciencias Aplicadas Con Orientación Microelectrónica
(FSA 2L).1991-1992. Facultad de Ciencias Aplicadas Otorgado por la Universidad
Católica de Louvain. Louvain-la-Neuve. **Bélgica.**
Fecha de egreso: 10 de Setiembre de 1992.
Materias cursadas:
 - 2.2.1. Concepción y Análisis de Circuitos Integrados Lineales (Prof. Dr. P. Jespers)
 - 2.2.2. Sistemas de Lógica Digital (Prof. Dr. M. Davio)
 - 2.2.3. Organización y Arquitectura de Sistemas Integrados (Prof. Dr. C.
Trullemans).
 - 2.2.4. Circuitos Electrónicos Digitales (Prof. Dr. P. Jespers).
 - 2.2.5. Redes de Comunicación (Prof. Dr. A. Laloux).
 - 2.2.6. Circuitos Integrados (Prof. Dr. P. Jespers)
 - 2.2.7. Trabajo de tesis: “*Estudio y Realización de un Convertidor Sigma-Delta de Segundo Orden*”. Asesor: Dr. Paul. Jespers.
- 2.3. **Curso de Post-grado:** obtención de **Certificado en “Electronics Engineering (Microcomputer)”**. Otorgado por la Agencia de Cooperación Internacional del Japón desde el 13 de Noviembre de 1995 al 9 de Febrero de 1996 en Sapporo-**Japón.**

3. Antecedentes docentes

3.1 De grado

- 3.1.1 Profesor Adjunto de Arquitectura de computadoras en la Universidad Tecnológica Nacional Facultad Regional Córdoba (UTN FRC) desde 1986.
- 3.1.2 Profesor Titular de Electrónica I en el departamento de Ingeniería en Sistema de la Facultad de Educación a Distancia del Instituto Universitario Aeronáutico (IUA) desde 1998.
- 3.1.3 Profesor Titular de Tecnología de Computadoras en el IUA desde 2005.

3.2 De postgrado

- 3.2.1. Docente del “Curso de Microcontroladores PIC’s”. Organizado por el Laboratorio de Microelectrónica de la UCC, dictado los días 3 al 6 de Abril de 1995.

4. Asesor y/o tutor de trabajos finales de grado de Ingeniería:

- 4.1. Carlos A. Velázquez Santi, Transceptor para Comunicaciones Digitales a través de la Línea de Distribución de Energía Eléctrica. Directores: Ing. Lic. Walter Lancioni, Ing. Eduardo Toselli, 12/12/1999.
- 4.2. Mauricio Arias, Automatización de Embaladora. Director: Ing. Lic. Walter Lancioni, 3/12/1999.
- 4.3. Mauro Medina, Dispositivo para Monitoreo de Sistemas Trifásicos de Potencia. Directores: Ing. Luis E. Toledo, Ing. Lic. Walter Lancioni 10/12/1999.
- 4.4. Carlos A. Velázquez Santi, Transceptor para Comunicaciones Digitales a través de la Línea de Distribución de Energía Eléctrica. Dir.: Ing. Lic. Walter Lancioni y otros 12/12/1999.
- 4.5. Marcos Mauricio Rey, Diego Claudio Venturi, Cargador Switching de Baterías industriales de Acido Plomo. Directores: Ing. Lic. Walter Lancioni, Ing. Oscar Puigdellibol, Ing. Matinat, 29/02/2000.
- 4.6. Carlos Federico Del Soldato, Miguel Alfredo Massih, Sistemas de Seguridad. Director: Ing. Lic. Walter Lancioni, 18/12/2000.
- 4.7. Walter Bonfigli, Automatismo Para Máquina de Producción de Materiales Termoeléctricos. Director: Ing. Lic. Walter Lancioni, 19/12/2000.
- 4.8. Gonzalo Arias, Gabriel Andrés Gon. *Motorización de una Silla de Ruedas*. Directores: Ing. Lic. Walter Lancioni, Ing. Luis E. Toledo, Ing. Pablo Petrashin. 20/12/2000. Destinatario: ALPI (Asociación de Lucha contra la Parálisis Infantil).
- 4.9. Marcelo Ferrero, Implementación y Aplicación de Filtros Digitales Utilizando el DSP 56002. Director: Ing. Lic. Walter Lancioni, 01/09/2001.
- 4.10. Jorge Guillermo Cheli, Carlos Ghirardelli. Directores: Ing. Lic. Walter Lancioni, Ing. Luis E. Toledo, Ing. Pablo Petrashin. Electroestimulador Muscular. 27/02/2001.

- 4.11. Javier Nicolás Crosetto, Túnel Secuencial. Director: Ing. Lic. Walter Lancioni, 28/02/2002.
- 4.12. Julián García. Modernización Ergonómica y Control de Acceso para Ascensores. Directores: Ing. Lic. Walter Lancioni, Ing. Walter Zaninetti. Destinatario: Ascensores INCAST. 31/05/2002.
- 4.13. Gabriel Ernesto Hernández, Damián Esteban Morales. *Sistema de automatismos domiciliarios y control automático de acceso*. Tutor: Ing. Walter Lancioni. 11/2004.
- 4.14. Luisina Magra. *Control de Consumos y Demandas Eléctricas*. Asesores: Ing. Walter Lancioni, Ing. Villagra Luis. 06/2006.
- 4.15. Sami Hadad, Interfaz OBD2 de diagnóstico para vehículos. Tutor: Ing. Lic. Walter Lancioni Año de la defensa 2006.

5. Publicaciones

- 5.1 "*Variómetro Director y Navegador de Vuelo para Volovelismo Con Microprocesador*" trabajo de tesis, realizado en coautoría con el Ing. Carlos Daniel Vázquez. Un ejemplar se encuentra en la biblioteca de la U.C.C.
- 5.2 Autor de la guía de estudio de Electrónica I para la carrera de grado de Ingeniería en sistemas de la Facultad de Educación a Distancia del Instituto Universitario Aeronáutico, actualmente en uso.
- 5.3 "*Diseño y simulación de circuitos integrados de aplicación específica*". Luis Toledo, Walter Lancioni, Pablo Petrashin y Carlos Dualibe. Primer Simposio Nac. de Microelectrónica. Tucumán, 1994.
- 5.4 "*Principios de la conversión analógica digital y de la técnica de sobremuestreo*". Pablo Acosta Serafini y Walter Lancioni. Primer Simposio Nac. de Microelectrónica. Tucumán, 1994.
- 5.5 "*Diseño de un conversor A/D tipo flash de 3 bits usando el método gráfico*". Luis Toledo y Walter Lancioni. Primer Simposio Nac. de Microelectrónica. Tucumán, 1994.
- 5.6 "*Amplificador de trasconductancia para uso en copiadores de corriente*". Luis Toledo y Walter Lancioni. Segundo Workshop Iberchip del 12 al 15 de Febrero de 1996 en San Pablo-Brasil.
- 5.7 "*Sistema de frenado automático de trenes(ATS)*" Walter Lancioni, Pablo Petrashin, Luis Toledo, Carlos Vazquez. 1er Workshop de Microelectrónica de la Asociación de Universidades Grupo de Montevideo. 23-24 de Octubre de 1997 en Rosario.
- 5.8 "*Simple referencia de tensión para tecnologías CMOS con transistores de VTO diferentes*". Carlos Dualibe, Walter Lancioni. 1er Workshop de Microelectrónica de la Asociación de Universidades Grupo de Montevideo. 23-24 de Octubre de 1997 en Rosario.

- 5.9 “*Circuito sencillo de 4 transistores para referencia interna de tensión*” Pablo Petrashin, Luis Toledo, Walter Lancioni. 4to Workshop Iberchip. Mar del Plata 11-13 Marzo de 1998.
- 5.10 “*A simple NMOS implementation circuit for reference voltage*”. Luis Toledo, Pablo Petrashin, Walter Lancioni. Artículo aceptado pero no publicado. SBCCI 99. Symposium on Integrated Circuit and Systems Design. Natal (Río Grande do Norte)-Brasil. Set. 29 to Oct. 2, 1999.
- 5.11 “*Análisis de ECG utilizando Onditas*”. Artículo presentado para la aprobación del curso de post-grado “Teoría de Onditas y Bancos de Filtros”. Universidad Nacional de Córdoba. Noviembre de 1999.
- 5.12 “*Oscilador sencillo sin cristal, completamente integrado, basado en copiadores de corriente*”. Walter Lancioni – Pablo Petrashin VII Workshop Iberchip. Montevideo - Uruguay. 21-23 Marzo del 2001.
- 5.13 “Plataforma Básica para Dispositivos Inteligentes”
Autor/es: Luis Toledo – Carlos Dualibe – Pablo Petrashin - Walter Lancioni – Carlos Vazquez **XI Iberchip**. Organizador: CNM España.
- 5.14 “New low-voltage Electrically Tunable Triode-Mosfet Transconductor and its application to Low – Frequency GM-C Filtering”. Autor/es: Carlos Dualibe – Pablo Petrashin – Walter Lancioni - Luis Toledo – **SBCCI 2005** Sociedad Brasileira de Computación .SBMicro.
- 5.15 “*Circuito limitador de amplitud con umbrales ajustables para Tecnología CMOS estándar*” Autor/es: Walter Lancioni - Luis Toledo – Carlos Dualibe – Pablo Petrashin – Carlos Vazquez. **XI Iberchip** . CNM España..
- 5.16 “A simple NMOS Function Síntesis” DCIS 2005, realizado en Lisboa, Portugal, del 23 al 25 de Noviembre de 2005.
- 5.17 “*A novel supply-independent biasing scheme for use in CMOS voltage reference*”. Realizado en Lisboa, Portugal, del 23 al 25 de Noviembre de 2005. Autores: Pablo Petrashin– Carlos Dualibe – Walter Lancioni - Luis Toledo– Carlos Vazquez.
- 5.18 “*FSK Tones Generation Circuit with in phase switching capability*” Autor/es: Pablo Petrashin– Carlos Dualibe – Walter Lancioni - Luis Toledo– Carlos Vazquez. Nombre de la Reunión Científica: **XII Iberchip** Organizador: CNM España .País: Costa Rica Año del evento: 2006.
- 5.19 “*D/A converter based on a charge pump concept*”. Autor(es): Petrashin, Dualibe, Lancioni, Toledo Fecha de presentación: 14-16 de Marzo de **2007** Lima, Perú
- 5.20 “*A new CMOS voltaje reference Scheme based on VTH Difference Principle*”. Trabajo realizado por Luis Toledo, Walter Lancioni, Pablo Petrashin y Carlos Dualibe. Presentado en modalidad póster en la ISCAS 2007, organizado por la IEEE-CAS del 27 al 30 de mayo de 2007 en New Orleans, USA

5. Cursos y seminarios

- 5.1. Seminario de "Introducción al Diseño con Circuitos MOS". Dictado por el Profesor Paul Jespers. En la Univ. Católica de Cba. durante Julio de 1988.
- 5.2. Curso de "Actualización y Perfeccionamiento sobre Microelectrónica" del 1ro. al 11 de Agosto de 1989. Dictado por el Prof. Paul Jespers. En la UCC.
- 5.3. Cursos y Laboratorios de Microelectrónica realizados en la VEBAI (5ta. Escuela Brasileira-Argentina de Informática) en Nova Friburgo RJ-Brasil del 12 de Enero al 2 de Febrero de 1991.
- 5.4. Curso de "Introducción a las Comunicaciones Digitales" Univ. Nac. de Cba., por el Dr. Oscar Agazzi.
- 5.5. Ciclo de conferencias "Comunicación & Tecnología" sobre fibra óptica, malla óptica, red Telconet y sistemas informáticos, dictado por Telecom Argentina, en Noviembre de 1994.
- 5.6. Curso de "Modelado y Simulación de Sistemas". Dictado en la Univ. Tecnológica Nacional Fac. Regional Cba. desde el 17 de Julio al 11 de Agosto de 1995, por el Dr. Ing. Gerard Kampe.
- 5.7. Curso de "PLD Dispositivos Lógicos Programables". Dictado en el Instituto Tecnológico de Buenos Aires (ITBA) en Abril de 1996 por el Ing. Andrew M. Norton.
- 5.8. Curso de "Teoría de Señales y Sistemas". Dictado en la Univ. Católica de Cba. Fac. de Ing., en Junio de 1996, por el Prof. Ing. Nestor Bergero.
- 5.9. Curso de "Probabilidad. Variable Aleatoria y Procesos Estocásticos". Dictado en la Univ. Católica de Cba. Fac. de Ing., en Julio de 1996, por el Prof. Ing. Nestor Bergero.
- 5.10. Curso de Programación de Microcontroladores COP8 en Noviembre de 1998. Dictado en la Univ. Blas Pascal.
- 5.11. Curso sobre "Teoría de Onditas y Bancos de Filtros" (30 hs). Dictado en la Universidad Nacional de Córdoba por la Dra. Ing. Elizabeth Vera de Payer, el 16 de Diciembre de 1999.
- 5.12. Curso de programación de autómatas TSX MICRO (Telemecanique). Dictado en el GROUPE SCHNEIDER.
- 5.13. Curso de programación de "Terminales de Diálogo Hombre-Máquina". Dictado en el GROUPE SCHNEIDER.
- 5.14. Curso de "Metodología de la Investigación Científica" Dictado por el Dr. Hector Maleta en la Universidad Católica de Córdoba.
- 5.15. SBCCI 2000 13th Symposium on Integrated Circuits and Systems Design Manaus, Amazonas-Brasil, Septiembre 18-24, 2000.

- 5.16. VII Workshop Iberchip. Montevideo - Uruguay. 21-23 Marzo del 2001.
- 5.17. Curso de perfeccionamiento docente “*La palabra oral y escrita, un puente entre yo y el otro*”. 20 hs, dictado por la prof. Raquel Ortega, Julio 2004.
- 5.18. Curso “Introducción al Test de CI Digitales”. Dictado en la Univ. Católica de Córdoba en setiembre de 2006 por el Dr. Michel Renovell de la universidad de Montpellier Francia. Cursado, rendido y aprobado. Con validez para la carrera de doctorado.
- 5.19. Curso de CI analógicos (Modelado, ref. de tensión y corriente y amplificadores operacionales) dictado en Noviembre de 2006 en la Fac. de Ing. de la UCC por el profesor Marcio Schneider de la Universidad Federal de Sta. Catarina en Florianópolis Brasil. Con validez para la carrera de doctorado.

6. Actuación profesional

- 6.1. Trabajos Realizados:
Los siguientes trabajos fueron realizados en INVEL SRL:
 - 6.1.1. Panel de Instrumentos para automotores experimentales. Destinatario: División Experimental Renault Arg.
 - 6.1.2. Diseño y realización del Hardware de un Sistema de Adquisición de Datos. (lectura de termocuplas, trasd. de presión, celdas de carga, etc.). Destino: División Experimental de Renault Arg.
 - 6.1.3. Calibre Electrónico, resolución máx. dos micrómetros y presentación en columnas luminosas. Destino: Centro Operativo de Mecanizado Renault Arg.
 - 6.1.4. Diseño de retractor para soldaduras por punto. Destino: Dpto. de Método de Renault Arg.
 - 6.1.5. Diseño del Hardware de Bancos de Pruebas para Motores a Nafta y Diesel. Destino Sevel Córdoba.
- 6.2. Control a Distancia de Apertura y Cierre de Portones, Luces Interiores y Exteriores y Activación de Alarmas. Base y remoto. Diseño y fabricación de un chip en Orbit (EE.UU). Lugar de trabajo: Laboratorio de Microelectrónica UCC.
- 6.3. Diseño e implementación de Sistema de Alarma para entidades bancarias de tipo punto a punto con radioenlace sintetizado y codificación digital. (Destino: Banco Meridional Suc. Carlos Paz).
- 6.4. Rediseño de Sistema de frenado automático de trenes (ATS). Walter Lancioni, Pablo Petrashin, Luis Toledo, Carlos Vázquez. Destino: Ferrocarriles metropolitanos S.A. (FEMESA). Lugar de trabajo: Laboratorio de Microelectrónica UCC.
- 6.5. Supervisor externo técnico pedagógico en distintos programas para reconversión laboral del Ministerio de Trabajo de la Nación.
- 6.6. Revisor de artículos de la conferencia internacional. SBCCI 2002 15th Symposium on integrated Circuits and Systems Design. Porto Alegre, Brazil. September 9-12, 2002. Período de revisión: Mayo de 2002.

- 6.7. Revisor de artículos de la conferencia internacional. DCIS2002 XVII Conference on Design of Circuits and Integrated Systems Santander, Spain. November 19-22 2002. Período de revisión: Junio 2002.
- 6.8. Revisor de artículos de la conferencia internacional 17th Symposium on Integrated Circuits and Systems Design SBCCI 2004. Porto de Galinhas, Pernambuco, Brazil September 7-11, 2004
- 6.9. Revisor de artículos de la conferencia internacional DCIS 2004. The 19th Conference on Design of Circuits and Integrated Systems, Bordeaux, November 24-26.
- 6.10. Revisor de artículos de la conferencia internacional SCI 2004. The 8th World Multi-Conference on Systemic, Cybernetics and Informatics. July 18-21, 2004 - Orlando, Florida, USA.
- 6.11. Diseño de un circuito analógico (chip Full-Custom) con tecnología CMOS AMI-1.5um. para la empresa Pentacom con fabricación del prototipo en Orbit (EE UU). Lugar de trabajo: Laboratorio de Microelectrónica UCC (2003-2004).
- 6.12. Participación como Miembro de Comité de Evaluación durante 2006 en:
SBCCI
DCIS
IBERCHIP

7. Actividades actuales:

- 7.1. Pertenezco al Grupo de Microelectrónica de la Universidad Católica de Córdoba.
- 7.2. Prof. Titular en la Cátedra de Electrónica I para Ingeniería en Sistemas en el IUA . (Educación a distancia).
- 7.3. Prof. Adjunto en la Cátedra de Arquitectura de Computadoras en la UTN-FRC.

8. Distinciones y premios

- 8.1. Licenciado en Ciencias Aplicadas con “Distinción”
Facultad de Ciencias Aplicadas
Universidad Católica de Louvain. Louvain la Neuve , Bélgica.

Ing. Lic. Walter José Lancioni

